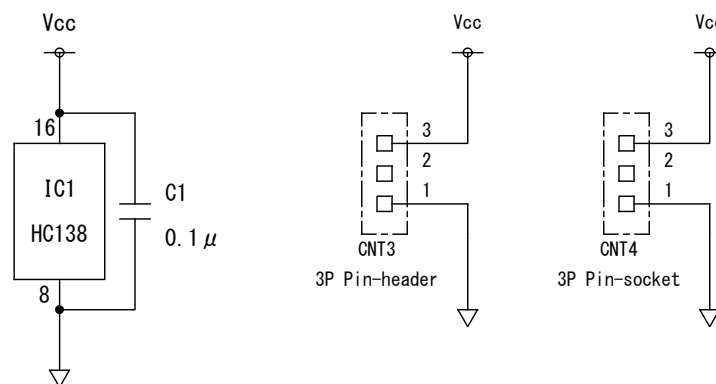


全ての基板が完成したら
ハードウェアによるリングカウンタを構成し
動作を確認する。



Title	08 3to8デコーダ・ボード
No. &Name	Designed by Hiroshi Aruga
Date	Last update 2016/07/14
Comments	常時アクティブとする